DIALOG(R)File 352:Derwent WPI (c) 2004 Thomson Derwent. All rts. reserv.

009705047 **Image available** WPI Acc No: 1993-398600/199350

Related WPI Acc No: 1987-051779; 1998-579126; 2001-127923; 2002-458560;

2002-458562; 2002-458563; 2002-483674

XRAM Acc No: C02-108180 XRPX Acc No: N02-300430

Semiconductor device manufacturing method e.g. for thin film field effect transistor, involves radiating yttrium aluminum garnet laser light on semiconductor film containing carbon, nitrogen and oxygen at specific concentration

Patent Assignee: SEMICONDUCTOR ENERGY LAB (SEME); SEMICONDUCTOR

ENERGY

LAB CO LTD (SEME); KUSUMOTO N (KUSU-I); TAKEMURA Y (TAKE-I); YAMAZAKI S

(YAMA-I); ZHANG H (ZHAN-I)

Inventor: KUSUMOTO N; TAKEMURA Y; YAMAZAKI S; ZHANG H

Number of Countries: 003 Number of Patents: 007

Patent Family:

Patent No	tent No Kind		Applicat No	Kind	Date Week		
JP 5299339	Α	19931112	JP 9180799	Α	19910318	199350 B	
US 2002002565	59 A1	20020228	3 US 9838926	Α	19980309	200242	
			US 200197869	6 A	20011018		
KR 9601165	B1	19960119	KR 924405	Α	19920318	199907	
			KR 9534039	Α	19950929		
KR 9601466	B1	19960130	KR 924405	A	19920318	199907	
US 5962869	Α	19991005	US 86891791	Α	19860801	199948	
			US 88251940	Α	19880928		
			US 90520998	Α	19900509		
			US 92852517	Α	19920317		
			US 92933718	Α	19920824		
			US 94183800	Α	19940121		
US 2002004889	91 A1	20020425	US 86891791	. A	19860801	200233	
			US 88251940	Α	19880928		
			US 90520998	Α	19900509		
			US 92852517	Α	19920317		
			US 92933718	Α	19920824		
			US 94183800	Α	19940121	•	
			US 95396780	Α	19950301		
			US 9838926	Α	19980309		
US 6423586	B1	20020723	US 92852517	Α	19920317	200254	
			US 94183800	Α	19940121		
			US 95396780	Α	19950301		
			US 9838926	Α	19980309	•	

Priority Applications (No Type Date): JP 9180799 A 19910318

Patent Details:

Patent No	Kind Lan P	g Main IPC	Filing Notes
JP 5299339	Α	11 H01L-021/20	
US 2002002	25659 A1	16 C30B-001/00	Div ex application US 9838926
KR 960116	5 B 1	H01L-021/26	Div ex application KR 924405
KR 960146	6 B1	H01L-021/26	
US 5962869) A	17 H01L-029/04	Cont of application US 86891791
			CIP of application US 88251940
			Cont of application US 90520998
			Cont of application US 92852517
			CIP of application US 92933718
			CIP of patent US 4986213
			Cont of patent US 5171710
			CIP of patent US 5296405
US 2002004	48891 A1	H01L-021/00	Cont of application US 86891791
			CIP of application US 88251940
			Cont of application US 90520998
			Cont of application US 92852517
			Cont of application US 92933718
			Div ex application US 94183800
			Div ex application US 95396780
US 6423586	6 B1	H01L-021/33	6 Cont of application US 92852517
			Div ex application US 94183800
		•	Div ex application US 95396780
			Div ex patent US 5753542

Abstract (Basic): US 20020025659 A1

NOVELTY - A semiconductor film containing carbon, nitrogen and oxygen each at a concentration of 5 x 10 to the power 9 atoms/cm cubed or less, is formed on a substrate. Yttrium aluminum garnet (YAG) laser light is radiated on the semiconductor film, to crystallize the semiconductor film in vacuum.

USE - For manufacturing a semiconductor device e.g. thin film field effect transistor (FET).

ADVANTAGE - Thin film semiconductor devices of high mobility at an excellent reproducibility are manufactured, with an improved yield.

DESCRIPTION OF DRAWING(S) - The figure shows a field effect transistor during its fabrication.

Aluminum contacts (608, 609)

pp; 16 DwgNo 6C/6

Title Terms: SEMICONDUCTOR; DEVICE; MANUFACTURE; METHOD; THIN; FILM; FIELD;

EFFECT; TRANSISTOR; RADIATE; YTTRIUM; ALUMINIUM; GARNET; LASER; LIGHT;

SEMICONDUCTOR; FILM; CONTAIN; CARBON; NITROGEN; OXYGEN; SPECIFIC; CONCENTRATE

Derwent Class: G06; L03; U11; V08

International Patent Class (Main): C30B-001/00; H01L-021/00; H01L-021/20;

H01L-021/26; H01L-021/336; H01L-029/04

International Patent Class (Additional): H01L-021/04; H01L-021/24;

H01L-021/268; H01L-021/36; H01L-029/784

File Segment: CPI; EPI

DIALOG(R)File 347:JAPIO (c) 2004 JPO & JAPIO. All rts. reserv.

04307639 **Image available**

SEMICONDUCTOR MATERIAL AND ITS MANUFACTURE

PUB. NO.:

05-299339 [JP 5299339 A]

PUBLISHED:

November 12, 1993 (19931112)

INVENTOR(s):

YAMAZAKI SHUNPEI

CHIYOU KOUYUU

KUSUMOTO NAOTO TAKEMURA YASUHIKO

APPLICANT(s): SEMICONDUCTOR ENERGY LAB CO LTD [470730] (A Japanese

Company

or Corporation), JP (Japan)

APPL. NO.:

03-080799 [JP 9180799]

FILED:

March 18, 1991 (19910318)

INTL CLASS:

[5] H01L-021/20; H01L-021/268; H01L-021/336; H01L-029/784

JAPIO CLASS: 42.2 (ELECTRONICS -- Solid State Components)

JAPIO KEYWORD:R002 (LASERS); R004 (PLASMA); R096 (ELECTRONIC MATERIALS

Glass Conductors)

JOURNAL:

Section: E, Section No. 1508, Vol. 18, No. 91, Pg. 119,

February 15, 1994 (19940215)

ABSTRACT

PURPOSE: To obtain thin film type semiconductor material of high nobility, by a method wherein a noncrystal silicon film in which concentrations of carbon, nitrogen, and oxygen are all specified is irradiated with a laser beam, fused, and recrystallized.

CONSTITUTION: An amorphous silicon film of quartz 601 of a substrate where an amorphous silicon coating film is formed is etched in a rectangle, thereby obtaining an amorphous silicon film 602. By secondary ion mass spectrometry, it is confirmed that each of the concentrations of oxygen, nitrogen and carbon in the coating film is lower than or equal to 10(sup 19)cm(sup -3). Next the film is arranged in a vacuum vessel, and irradiated with an excimer laser beam, thereby laser- annealing the film. Thereon a gate insulating film 603 is formed. After that, a gate electrode 604, a source region 606, and a drain region 607 are formed. An impurity region which has been made amorphous by ion implantation is recrystallized by laser annealing. Thereby a film type semiconductor of large mobility can be obtained.

(19)日本国特許庁 (JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平5-299339

(43)公開日 平成5年(1993)11月12日

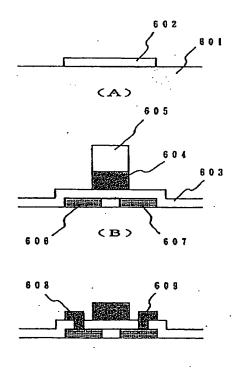
(51) Int. C1. 5	識別記号		FΙ				
H01L 21/20		9171-4M					
21/268	Z	8617-4M					
21/336							
29/784							
		9056-4M	H01L 29/78	;	311	Y	
			審	査請求	未請求	請求項の数7	(全(1頁)
(21)出願番号	特願平3-80799		(71)出願人	000153	8878		
				株式会	社半導体	エネルギー研	究所
(22)出顧日	平成3年(1991)3月		神奈川	県厚木市	長谷398番地		
			(72)発明者	山崎	舜平		
				神奈川	県厚木市	長谷398番地	株式会社半
				導体工	ネルギー	研究所内	
			(72)発明者	張宏	勇		
				神奈川	県厚木市	長谷398番地	株式会社半
				導体工	ネルギー	研究所内	
			(72)発明者	楠本	直人		
				神奈川	県厚木市	長谷398番地	株式会社半
				導体工	ネルギー	研究所内	
							最終頁に続く

(54)【発明の名称】半導体材料およびその作製方法

(57)【要約】

【目的】 本発明は、信頼性、電気的特性に優れた半導体材料、特に膜状に形成される半導体材料を提供することを目的とする。

【構成】 レーザーアニールによってアモルファス半導体を改質して作製された、酸素、窒素、炭素の濃度が、いずれも 5×10^{19} c m^{-1} 以下、望ましくは 1×10^{19} c m^{-1} 以下である半導体材料。



20

【特許請求の範囲】

【請求項1】炭素、窒素、および酸素の濃度がいずれも $5 \times 10^{13} \text{ cm}^{-1}$ 以下、好ましくは $1 \times 10^{13} \text{ cm}^{-1}$ 以下である非結晶性の珪素膜をレーザー光もしくはそれと同等な強光を照射して溶融する過程と、再結晶化する過程とを経たことによって得られたことを特徴とする半導体材料。

【請求項2】請求項1において、レーザー光はパルス発振エキシマーレーザー光であることを特徴とする半導体材料。

【請求項3】請求項1において、前記半導体材料はレーザー光もしくはそれと同等な強光を照射されたのち、水素を含む雰囲気中で熱処理されたことを特徴とする半導体材料。

【請求項4】炭素、窒素、および酸素の濃度がいずれも 5×10 " cm^{-3} 以下、好ましくは 1×10 " cm^{-3} 以下である非結晶性の珪素膜を形成する工程と、前記珪素被膜にレーザー光もしくはそれと同等な強光を照射して溶融せしめた後に再結晶化せしめる工程とを有することを特徴とする半導体材料の作製方法。

【請求項5】炭素、窒素、および酸素の濃度がいずれも 5×10''cm⁻¹以下、好ましくは1×10''cm⁻¹以下である非結晶性の珪素膜を形成する工程と、該珪素被膜上に酸化珪素、窒化珪素、炭化珪素の保護被膜を形成する工程と、前記保護被膜を通してレーザー光もしくはそれと同等な強光を照射して溶融せしめた後に再結晶化せしめる工程とを有することを特徴とする半導体材料の作製方法。

【請求項 6】請求項 5 において、保護被膜の化学式は、S i N、O、C、 $(0 \le x \le 4/3, 0 \le y \le 2, 0 \le 30$ z $\le 1, 0 < 3 x + 2 y + 4 z \le 4$) であり、かつ、保護被膜は後の工程で使用されるレーザー光もしくはそれと同等な強光を透過することを特徴とする半導体材料の作製方法。

【請求項7】炭素、窒素、および酸素の濃度がいずれも 5×10''cm'以下、好ましくは1×10''cm'以下である非結晶性の珪素膜を形成する工程と、前記珪素 被膜にレーザー光もしくはそれと同等な強光を照射して 溶融せしめた後、再結晶化せしめる工程と、その後、水素を含む雰囲気中において、200~600度Cで熱処 40 理をおこなう工程を有することを特徴とする半導体材料の作製方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、珪素を主成分とする半 導体材料に関する。特に本発明は、薄膜状の珪素半導体 材料の特性向上を目的とし、本発明による半導体材料を 利用することによって特性の改善された薄膜半導体装置 (薄膜トランジスター等)を作製することが可能とな る。

[0002]

【従来の技術】従来、薄膜電界効果トランジスター等の 薄膜半導体装置を作製するにあたっては、非結晶質の半 導体材料 (いわゆるアモルファス半導体) あるいは多結 晶質の半導体材料を利用していた。以下、アモルファス という言葉は、純粋に原子レベルでの無秩序さだけを意味するのではなく、数 n m程度の近距離秩序が存在しているような物質をも含めて使用される。具体的には電子移動度にして10 c m²/V・s 以下の珪素材料もしくはその物質のキャリヤ移動度が、その半導体物質の本質的なキャリヤ移動度の1%以下の材料を意味している。したがって、通常、マイクロクリスタルあるいはセミアモルファスと称される10nm程度の微細な結晶の集合体である物質をもアモルファスと称することとする。

【0003】さて、アモルファス半導体(アモルファスシリコンやアモルファスゲルマニウム等)を利用する場合には、その作製は400度C以下の比較的低温でおこなえるため、高温プロセスが採用できない液晶ディスプレー等において有望な方法として注目されている。

【0004】しかしながら、純粋なアモルファス半導体はそのキャリヤ移動度(電子移動度やホール移動度)が著しく小さいため、これをそのまま、例えば薄膜トランジスター(TFT)のチャネル形成領域として用いることは稀で、通常はこれらアモルファス半導体材料にレーザー光やキセノンランプ光等の強光を照射して、溶融
結晶させ、結晶質の半導体材料に変成せしめて、そのキャリヤ移動度を向上させて用いていた。(以下の文章ではの方法を「レーザーアニール」と呼ぶことにするが、必ずしもレーザーを用いなければならないわけではない。レーザー光照射と同様な呼応かをもたらす、強力なフラッシュランプ光を照射する場合も含まれるものとする)

【0005】しかしながら、レーザーアニール法によって従来得られていた半導体材料のキャリヤ移動度は単結晶半導体材料で得られるものより、一般には小さかった。例えば、珪素被膜の場合には、報告されているもので最も大きな電子移動度は200cm²/V・sであり、これは単結晶珪素の電子移動度、1350cm²/V・sの7分の1でしかない。また、レーザーアニール法によって得られる半導体材料の特性(主として移動度)は再現性に乏しく、かつ、同じ被膜内における移動度のばらつきが大きく、多数の素子を同一平面内に形成する場合には、得られる半導体素子の特性のばらつきが大きいため製品の歩留りが著しく低下した。

[0006]

【発明が解決しようとする課題】本発明は、従来のレーザーアニール法では、移動度が単結晶半導体材料に比べて極めて小さく、かつ、その再現性が悪いため、実用に供することができなかった薄膜状の半導体材料の特性を 50 改善することを目的とする。すなわち、移動度の高い薄 膜状半導体材料を提供するとともに、再現性よく高い移 動度を得る半導体材料の作製方法を提供する。

[0007]

【課題を解決するための手段】さて、ラマン分光法は、 物質の結晶性を評価する上で有効な方法であり、レーザ ーアニール法によって作製された半導体被膜の結晶性を 定量化する目的でも使用される。本発明人らは、レーザ ーアニール法の研究において、得られる半導体被膜のラ マン・ピークの中心値、ラマン・ピークの幅、およびラ の数値が得られる半導体薄膜の特性と極めて密接な関係 を有することを見出した。

【0008】例えば、単結晶珪素では、521cm'に ラマン・ピークが存在するが、レーザーアニール処理さ れた珪素被膜のラマン・ピークは、それよりも短波数

(長波長) 側に移動する傾向が観察された。そして、こ のときのラマン・ピークの中心値と得られた半導体薄膜 のキャリヤ移動度には強い相関関係があることが発見さ れた。

【0009】図1はこの関係を示す1例であるが、アモ 20 ルファスシリコン被膜をレーザーアニール処理して得ら れた被膜のラマン・ピークの中心値(横軸)と被膜の電 子移動度(縦軸)の関係を示す。電子移動度は、珪素被 膜によってTFTを作製し、そのCV(容量-電圧)特 性を測定することによって得られた値を示してある。図 から明らかなように、ラマン・ピークの中心値が515 cm⁻¹を境として、電子移動度の挙動に大きな違いが見 られる。すなわち、515cm'以下では電子移動度の ラマン・ピーク依存性は小さいが、515cm 以上で はピークの中心値の増加に伴って、急速に電子移動度が 30 増加する。

【0010】この現象は明らかに、2つの相が存在する ことを示している。本発明者らの研究によると、515 cm⁻¹以下では、レーザーアニールによっても、被膜が 溶融することなく、固相のまま原子の秩序化が進行した ものであり、515cm」以上では、レーザーアニール によって被膜が溶融し、液相状態を経て固化したもので あると推定されている。

【0011】ラマン・ピークの中心値は、単結晶珪素の ラマン・ピーク値521cm-'を越えることはなく、得 40 られた電子移動度の最大値は約200cm¹/V・sで あった。ついで本発明人らは、移動度を向上せしめるべ き研究の途上において、被膜中に含有される酸素、窒 素、炭素の量が移動度に大きな影響を及ぼしていること を見出した。図1に示されているものでは、膜中に存在 する窒素原子および酸素原子の数は無視できる程度の微 量なものであったが、酸素原子の数は膜の中央部におい て、2×10²¹ c m⁻²程度であった。そこで、膜中に含 まれる酸素原子の数を減少させることによって、ラマン

するかを調べた。

【0012】以下、本明細書ではこれらの酸素、窒素、 炭素等の異種元素の濃度とは、被膜の中心部分の濃度を いうものとする。なぜならば、被膜の基板に近い部分、 あるいは被膜の表面の近傍は、これら異種元素の濃度が 極めて高いのであるが、これらの領域に存在する異種元 素は、本発明で問題とするキャリヤ移動度には大した影 響を与えないものと考えたからである。被膜中で最もコ レラ異種元素の濃度の小さな部分は、通常の被膜では膜 マン・ピークの高さ等に着目することによって、これら 10 の中央部分であり、また、膜の中央部分は電界効果型ト ランジスター等の半導体装置において重要な役割を果た すものと考えられるからである。以上のような理由か ら、本明細書で、単に異種元素の濃度という場合には、 被膜の中央部の濃度を指すものとする。

> 【0013】これを図2に示す。図2より明らかなよう に、膜中の酸素濃度を減らすことによって、著しく電子 移動度を向上させることができた。この傾向は膜中に炭 素や窒素が含まれる場合においても同様であった。その 理由としては、本発明人らは、膜中の酸素原子が多い場 合には、レーザーアニールによって被膜が溶融・再結晶 化する際に、酸素原子の少ない部分が結晶核となって結 晶成長するのであるが、膜中に含まれる酸素原子はその 結晶の成長とともに周辺へ追いやられ、粒界に析出し て、よって、被膜全体を通して見た場合、粒界に生じる パリヤのために移動度が小さくなるという説と、レーザ ーアニールによって酸素原子あるいは酸素原子の濃度の 大きな領域(一般に融点が純粋な珪素より大きいと考え られる) が結晶核となって結晶成長するのであるが、酸 素原子の数が多い場合には結晶核の発生が多く、よって 1つあたりの結晶の大きさが小さくなって、移動度が小 さく、また、結晶性が損なわれるという説を提案してい

> 【0014】いずれにしても、被膜中の酸素濃度を小さ くすることによって、レーザーアニールによって極めて 大きな電子移動度を得ることができた。例えば、酸素濃 度を1×10''cm-'とすることによって、1000c m'/V・sという大きな電子移動度が得られた。酸素 濃度以外にも、窒素の濃度や炭素の濃度を小さくするこ とによっても同様な効果を得ることができた。さらに、 ホール移動度についても同様な傾向が得られた。

> 【0015】さらに、酸素濃度が大きい場合でも小さい 場合でも、ラマン・ピークの位置と電子移動度の曲線は 図1の場合と同様に折れ曲がった様子を示した。本発明 人らは、図2の点線より右側の領域は、レーザーアニー ルによって、被膜が一度溶融した後に再結晶したものと 推定し、この領域を溶融-再結晶領域と名付けた。この 溶融-再結晶領域において大きな移動度が得られた。

【0016】本発明人らは、さらに、同様な傾向がラマ ン・ピークの半値幅(FWHM)においても見られるこ ・ピークの中心値と電子移動度の関係がどのように変化 50 とを発見した。この様子を図3に示す。図3の横軸は、

レーザーアニールした被膜のラマン・ピークの半値幅を 単結晶珪素の半値幅でわったものであり、ここでは半値 幅比(FWHM RATIO)とよぶ。FWHM RA TIOが小さく、1に近いものほど単結晶珪素に近い構 造を有していると考えられる。そして、図から明らかな ように、酸素濃度が同じ場合には、FWHMRATIO が1に近いものほど電子移動度が大きいことがわかっ た。また、先のラマン・ピークの中心値の場合と同様に 膜中の酸素濃度が小さいものほど電子移動度が大きく、 同様な傾向は酸素の濃度以外にも、窒素や炭素の濃度に りても見られた。すなわち、これらの濃度の小さいも のほど大きな電子移動度が得られた。さらに、ホール移 動度についても同様な傾向が見られた。この場合にも図 2の場合と同様に図3の点線より左側は溶融ー再結晶領 域であると考えている。

【0017】さらに、本発明人らは、ラマン・ピークの うち、膜中のアモルファス成分に起因するピークの強度 に関しても、電子移動度と密接な相関が有ることが明ら かになった。図4は、レーザーアニールした被膜のアモ ルファス成分に起因するラマン・ピーク(480cm⁻ 付近のピーク)の強度Iaを単結晶珪素のラマン・ピー ク I c (5 2 1 c m 付近のピーク) で割ったものであ り、以下、INTENSITY RATIOと呼ぶ。I NTENSITY RATIOに関しては、膜中の酸素 濃度が同じであれば、INTENSITY RATIO が小さい、すなわち、膜中のアモルファス成分が少ない ほど電子移動度が大きく、さらに膜中に含まれる酸素の 量が少ないほど電子移動度が大きくなった。同様な傾向 は酸素の濃度以外にも、窒素や炭素の濃度に関しても見 られた。すなわち、これらの濃度の小さいものほど大き 30 な電子移動度が得られた。さらに、ホール移動度につい ても同様な傾向が見られた。この場合にも図2、図3の 場合と同様に図4の点線より左側は溶融-再結晶領域で あると考えている。

【0018】さらに、経験的にラマン・ピークの強度が大きな場合には大きなキャリヤ移動度が得られ、また、酸素、窒素、炭素の濃度の小さな被膜のラマン・ピークの強度は大きかった。

【0019】さて、以上のように、キャリヤ移動度を向上させるためには、膜中の酸素、窒素、炭素の量を減ら40世ば良いことが明らかになった。特に、本発明人らはこれらの元素の量がいずれも、5×10''cm'以下、望ましくは1×10''cm'以下とすることによって、例えば、珪素膜で電子移動度として1000cm'/V・sもの値が得られることを見出した。本発明人らは、さらにこれらの元素の濃度を減らすことによって、より単結晶半導体のキャリヤ移動度に近い値が得られるとともに、その再現性を高めることができることを見出した。また、同様な方法によって、ホール移動度として、300~500cm'/V・sの値を安定に得ることができ500~500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることができ500cm'/V・sの値を安定に得ることが可能を減ら100cm'/V・sの値を安定に得ることができ500cm'/V・s の値を安定に得ることが可能を減ら100cm'/V・s の値を安定に得ることが可能を減ら100cm'/V・s の値を安定に得ることが可能を減ら100cm'/V・s の値を安定に得ることが可能を減ら100cm'/V・s の値を使用では100cm'/V・s の値を100cm'/V・s の値を100cm'/V・s の値を100cm'/V・s の値を100cm'/V・s の値を100cm'/V・s の面に100cm'/V・s の面に10

た。

【0020】しかしながら、例えば、これらの元素の濃度を1×10''cm'以下にすることは、極めて真空度の高い環境において、きわめてこれらの元素の濃度が小さい(1×10''cm'以下)の被膜にレーザーアニールをおこなっても、容易には達成できない。これは、雰囲気中に微量含まれる酸素ガス、窒素ガス、水分、二酸化炭素等がレーザーアニールの際に膜中に取り込まれるため、あるいは、膜の表面に吸着されていたこれらのガスがレーザーアニールの際に膜中に取り込まれたからであると推測される。

【0021】そして、これらの困難を避けるためには特別な作製方法が必要である。1つの方法は、酸素、窒素、炭素の濃度が極めて小さい、例えば、10¹ cm⁻¹以下のアモルファス半導体膜の表面を覆って、酸化珪素、窒化珪素、炭化珪素等の保護膜を形成し、その後、真空雰囲気中(10⁻¹ torr以下)でレーザーアニールをおこなうことによって、極めて酸素、窒素、炭素の濃度の小さく、高い移動度の半導体被膜を形成することができる。例えば、炭素、窒素、酸素の濃度がいずれも1×10¹⁵ cm⁻¹以下で、電子移動度が1000 cm¹/V・sの珪素被膜が得られた。

【0022】アモルファス半導体膜の表面を覆って、酸 化珪素、窒化珪素、炭化珪素等の保護膜を形成するに際 しては、1つの真空装置を有するチャンパーで、例えば CVD法やスパッタ法によってアモルファス半導体被膜 を形成した後に、同じチャンバー内で雰囲気を変えず に、あるいは一度、極めて高真空の状態にした後、成膜 に適した雰囲気にすることによって、連続的に成膜する 方法が適している。しかしながら、より製品の歩留り、 再現性、信頼性を向上させるためには、それぞれの被膜 の形成に専用のチャンパーを用意し、製品は極めて高真 空に保たれた状態のまま、各チャンパーを移動する方式 を採用することが望ましい。これらの成膜の方法の選択 は設備投資の規模によってなされる。いずれの方法を採 用するにしても、重要なことは下地のアモルファス半導 体膜に含まれる酸素、窒素、炭素は十分に少ないこと、 およびアモルファス半導体とその上の保護膜の界面には ガスが吸着されていないこと、である。例えば、極めて 純粋なアモルファス半導体膜を形成しても、一度、その 膜を大気にさらしたのち、その上に窒化珪素被膜を形成 した場合には、その被膜をレーザーアニールして得られ る被膜のキャリヤ移動度は、一般に小さなものであり、 また、移動度の大きなものが得られる確率は極めて小さ い。これは、アモルファス半導体膜の表面にガスが吸着 され、これが後のレーザーアニールの際に被膜中に拡散 するためであると考えられる。

に、その再現性を高めることができることを見出した。 【0023】また、このときの保護膜の材料としてはレまた、同様な方法によって、ホール移動度として、30 ーザー光を透過する条件を満たせば、酸化珪素、窒化珪 $0\sim500$ c m² / V・s の値を安定に得ることができ 50 素や炭化珪素であってもよく、また、これらの混在し

た、化学式 SiN, O, C, $(0 \le x \le 4/3, 0 \le y \le 2, 0 \le z \le 1, 0 \le 3x + 2y + 4z \le 4)$ で表 される材料を含む材料であってもかまわない。また、その厚さは $50 \sim 1000$ nmが適していた。

【0024】さて、本発明はアモルファス半導体被膜中 の酸素、窒素、炭素の濃度を低減することおよびレーザ ーアニールの際に存在する酸素、窒素、炭素の濃度を低 減することにより、高いキャリヤ移動度を有する半導体 被膜を得ることを明らかにしたのであるが、このとき得 られる電子移動度もしくはホール移動度は、測定のため に形成された電界効果トランジスターのチャネル形成領 域の平均値であり、チャネル形成領域の微細な各部分に おける移動度は求めることはできない。しかしながら、 本発明の図1~図4およびそれらに関連する記述から明 らかなように、キャリヤ移動度はラマン・ピークの位 置、ラマン・ピークの半値幅、ラマン・ピーク中のアモ ルファス成分の強度およびラマン・ピークの強度等のパ ラメータから、一義的に決定できることが明らかになっ た。したがって、直接には移動度が測定できない微小な 領域の移動度も、ラマン分光によるこれらの情報から、 おおよその移動度を推定することができる。

【0025】図5は、電子移動度が22cm'/V・ s、201cm² /V・sおよび980cm² /V・s と測定されたレーザーアニールによって形成されたチャ ネル形成領域を有する電界効果トランジスターの、チャ ネル形成領域の各部におけるラマン・ピークの半値幅 (FWHM) を示したものである。図において、横軸は チャネル形成領域の位置を表す。しはチャネル形成領域 の長さであって、 100μ mである。Xはチャネル形成 領域の座標を表し、X/L=0とは、チャネル形成領域 30 のソース領域との界面、X/L=1とは、チャネル形成 領域のドレイン領域との界面、X/L=0.5とは、チ ャネル形成領域の中央を表している。図から明らかなよ うに電子移動度が22cm²/V・sのものはFWHM が大きく、しかもその変動は大きくない。FWHMが小 さいほど被膜の結晶性が単結晶のものに近く、それゆえ 電子移動度が大きいことは図3およびそれに関連する説 明で述べたとおりであり、このデータ事態はそれと矛盾 するものではない。しかしながら、FWHMの場所によ る変動(場所依存性)が小さいということは、被膜の結 40 晶性が場所によらずほぼ同じものであることを物語って いる。なお、この被膜の酸素濃度は約8×10²⁰ c m⁻¹ で、レーザーアニールによっては溶融しなかったものと 推定されている。

【0026】一方、電子移動度が201cm²/V・s のものは、酸素濃度が同じく8×10²°cm²であった。図から明らかなように、全般的にFWHMは低下しているが、FWHMの場所依存性が大きかった。そして、場所によっては、電子移動度が980cm²/V・s のものと同等あるいはそれより小さなFWHMの値を 50

示した。FWHMが小さいということはその部分の電子移動度が大きいということを示唆するが、このことは、同一被膜中に単結晶珪素と同等な結晶性を有する部分が局在してあることを意味している。しかしながら、デバイスとして量産する場合には、いかに移動度が大きいといってもこのように場所によって特性が大きく異なる材料を用いることは望ましくない。

【0027】電子移動度が980cm² / V・sのもの は、酸素濃度は他の2つに比べて、著しく小さく約1× 10 10¹cm²であった。図から明らかなように、全般的 にFWHMは小さく、さらにFWHMの場所依存性も小 さい。このことは全体的に電子移動度が大きく、単結晶 珪素と同等な結晶性を有する材料からなっていることを 示唆し、デバイス等に量産するのに極めて適している。 【0028】高いキャリヤ移動度を得るためには、上記 のように、膜中の異種元素の濃度を低減せしめるととも に、レーザーアニールの条件を最適化しなければならな い。このレーザーアニールの条件は、レーザーの発振条 件(連続発振かパルス発振か、繰り返し周波数、強度、 20 波長、被膜等)によって異なり、一概には言えない。レ ーザーとしては、各種エキシマーレーザーの如き紫外線 レーザー、YAGレーザーの如き、可視、赤外線レーザ ーが使用でき、レーザーアニールする膜の厚さによって 選択することが必要である。すなわち、一般に珪素ある いはゲルマニウム材料においては、紫外線に対する吸収 長が短いため、レーザー光は深部まで到達せず、レーザ ーアニールは表面の比較的浅い領域でのみ起こる。これ に対し、可視光、赤外線に対しては吸収長が長く、光が 比較的内部にまで侵入し、よってレーザーアニールは深 部でも起こる。したがって、膜厚とレーザーの種類を選 択することによって、膜の表面近傍のみをレーザーアニ ールすることが可能である。いずれにしても、溶融-再 結晶という過程を経るように、レーザーの波長、強度等 を選択することによって高いキャリヤ移動度が得られ た。溶融という条件を満たすためには、長い時間では、 レーザーが照射されている部分の温度が、その半導体の 融点以上、すなわち、珪素の場合には大気圧下で140 0度C以上、ゲルマニウムの場合には大気圧下で100 0 度 C 以上が必要である。しかしながら、例えば、エキ シマーレーザーで実現されているような10ナノ秒とい う極めて短い時間においては、瞬間的に2000度Cを 越えるような温度が分光学的には観測されても、被膜の 溶融は観測されないということも起こることがあり、こ の温度の定義は実際にはあまり意味を持たない。

【0029】付加的な事項であるが、半導体被膜をレーザーアニールした後に、水素雰囲気中で200~600度Cで10分~6時間のアニール処理を施すことは高いキャリヤ移動度を再現性よく得るために有効であった。これは、レーザーアニールによって再結晶化が起こると同時に、半導体原子間結合において不対結合手(タング

リング・ボンド)が生じ、これがキャリヤに対する障壁として機能するためであると考えられる。半導体中に酸素、窒素、炭素等が多く含まれる場合にはこれらが、ダングリング・ボンドを埋めると考えられるのであるが、本発明のように酸素、窒素、炭素等の濃度が著しく小さい場合には、ダングリング・ボンドを埋めることができず、よって、レーザーアニール後に水素雰囲気中でアニールすることが必要となると考えられる。

[0030]

【実施例】 (実施例1) プレーナ構造のTFTを作製 10 し、その電気特性を評価した。作製方法を図6に示す。まず、通常のRFスパッタ法によって、厚さ約100 n mのアモルファスシリコン被膜を形成した。基板は石英601、基板温度150度C、雰囲気は実質的に100%アルゴンで圧力は0.5パスカル (pa) であった。アルゴンには水素その他のガスを意図的に添加しなかった。アルゴンの濃度は99.99%以上であった。投入電力は200Wで、RF周波数は13.56MH2であった。その後、このアモルファスシリコン膜を100 μ m×500 μ mの長方形にエッチングし、アモルファス 20シリコン膜602を得た。

【0031】この被膜の酸素、窒素および炭素の濃度はいずれも101°cm⁻¹以下であることを、2次イオン質量分析法(SIMS)によって確認した。

【0032】ついで、この膜を10°torrの圧力の真空容器中に置き、真空容器に設けられた石英窓を通してエキシマーレーザー光(KrFレーザー、波長248nm、パルス幅10ナノ秒、照射エネルギー200m J、照射パルス数50ショット)を照射して、レーザーアニールをおこなった。

【0033】 さらに、これに酸素雰囲気中でのスパッタ 法によって厚さ約100nmのゲイト絶縁膜603を形成した。このときの基板温度は150度C、RF(13.56MHz)投入電力は400Wであった。雰囲気は実質的に酸素で、意図的には他のガスは加えなかった。酸素の濃度は99.9%以上であった。圧力は0.5paであった。

【0034】その後、アルミニウム膜(厚さ200nm)を公知の真空蒸着法によって形成し、不必要な部分を公知のドライエッチング法によって除去し、ゲイト電 40極604を形成した。ゲイト電極の幅は100μmであった。このとき、ドライエッチングに用いられたフォトレジスト605はゲイト電極の上に残されていた。

【0035】ついで、イオン打ち込み法によって、ゲイト電極の部分以外にホウソイオンを10''cm'注入した。ゲイト電極の下には、その上のゲイト電極とフォトレジストがマスクとなってホウソイオンは注入されない。この工程によって、珪素被膜中に不純物領域、すなわち、ソース領域606とドレイン領域607が形成された。このようすを図6(B)に示す。

 $\{0036\}$ さらに、基板全体を真空容器中に置き、 10^{-5} torrの圧力でエキシマーレーザー光(KrFレーザー、波長 248 nm、パルス幅 10 ナノ秒、照射エネルギー 100 mJ、照射パルス数 50 ショット)を照射して、レーザーアニールをおこなった。この工程によって、イオン打ち込みされてアモルファス化した不純物領域が再結晶化された。

「【0037】ついで、水素雰囲気中での熱アニールをおこなった。真空排気できるチャンパー内に基板を置き、いったん10 torrまでターボ分子ポンプによって排気し、この状態を30分保ったのち、99.99%以上の純度の水素ガスを100torrまでチャンパー内に導入し、基板を300度Cで60分アニールした。ここで、一度真空排気したのは、被膜に吸着されたガス・水分等を除去するためである。これらが残存した状態で熱アニールをおこなうと、高い移動度を再現性よく得られないことが経験的にわかっていた。

【0038】最後に、ソース領域およびドレイン領域の上に存在する酸化珪素膜(厚さ100nm)に穴を開け、アルミニウム電極608、609をこれらの領域に形成した。以上の工程によって電界効果型トランジスターが形成された。

【0039】この電界効果型トランジスターのCV特性を測定した結果、チャネル形成領域の電子移動度は980cm'/V・sであった。さらに、しきい値電圧(スレシュホールド電圧)は4.9Vであった。また、この電界効果型トランジスターのチャネル形成領域中の酸素、窒素、炭素の濃度をSIMSによって測定した結果、いずれも1×10''cm'以下であった。

【0040】〔実施例2〕プレーナ構造のTFTを作製し、その電気特性を評価した。まず、通常のRFスパッタ法によって、 3×10^{11} c m^{-1} の濃度のリンを含む厚さ約100 n mのアモルファスシリコン被膜を形成した。この膜厚では、後のレーザーアニールに使用される K r F レーザー光(248 n m)によって、膜全体がアニールされる。基板は石英、基板温度 150 度 C、雰囲気は実質的に 100%アルゴンで圧力は 0.5パスカル(pa)であった。アルゴンには水素その他のガスを意図的に添加しなかった。アルゴンの濃度は 99.99%以上であった。投入電力は 200 Wで、RF周波数は 13.56 MH 2 であった。その後、このアモルファスシリコン膜を 100 μ m \times 500 μ m の長方形にエッチングした。

【0041】この被膜の酸素、窒素および炭素の濃度はいずれも10''cm'以下であることを、2次イオン質量分析法(SIMS)によって確認した。

【0042】さらに、これに酸素雰囲気中でのスパッタ 法によって厚さ約100nmのゲイト絶縁膜を形成し た。このときの基板温度は150度C、RF(13.5 6MHz)投入電力は400Wであった。雰囲気は実質

12

的に酸素で、意図的には他のガスは加えなかった。酸素の濃度は99.9%以上であった。圧力は0.5paであった。

【0043】その後、アルミニウム膜(厚さ200nm)を公知の真空蒸着法によって形成し、不必要な部分を公知のドライエッチング法によって除去し、ゲイト電極を形成した。ゲイト電極の幅は100μmであった。このとき、ドライエッチングに用いられたフォトレジストはゲイト電極の上に残されていた。

【0044】ついで、イオン打ち込み法によって、ゲイ 10 た。ト電極の部分以外にホウソイオンを10''cm''注入した。ゲイト電極の下には、その上のゲイト電極とフォトレジストがマスクとなってホウソイオンは注入されない。この工程によって、珪素被膜中に不純物領域、すなわち、ソース領域とドレイン領域が形成された。 被服

【0045】さらに、基板全体を真空容器に置き、10 torrの圧力でエキシマーレーザー光(KrFレーザー、波長248nm、パルス幅10ナノ秒、照射エネルギー100mJ、照射パルス数50ショット)を、基板の裏面から照射して、レーザーアニールをおこなった。この工程によって、アモルファス・シリコン膜が結晶化された。この方法は実施例1の場合と異なり、ソース領域あるいはドレイン領域とチャネル形成領域の結晶化が同時におこなわれる。そのため、実施例1の方法では、ソース領域あるいはドレイン領域とチャネル形成領域の界面に多くの欠陥が生じたのに対し、欠陥が少なく、結晶性が連続的な界面が得られた。

【0046】ついで、水素雰囲気中での熱アニールをおこなった。真空排気できるチャンバー内に基板を置き、いったん10° torrまでターボ分子ポンプによって排気し、さらに100度Cに加熱した。この状態を30分保ったのち、99.9%以上の純度の水素ガスを100torrまでチャンバー内に導入し、基板を300度Cで60分アニールした。ここで、一度真空排気したのは、被膜に吸着されたガス・水分等を除去するためである。これらが残存した状態で熱アニールをおこなうと、高い移動度を再現性よく得られないことが経験的にわかっていた。

【0047】最後に、ソース領域およびドレイン領域の上に存在する酸化珪素膜(厚さ100nm)に穴を開け、アルミニウム電極をこれらの領域に形成した。以上の工程によって電界効果型トランジスターが形成された。

【0048】この電界効果型トランジスターのCV特性を測定した結果、チャネル形成領域の電子移動度は990cm¹ /V・sであった。さらに、しきい値電圧(スレシュホールド電圧)は3.9Vであった。しきい値電圧が実施例1に比べて改善された(低下した)のは、裏面からレーザーアニールをおこなうことにより、不純物領域もチャネル形成領域も同時に均一に結晶化したため50

であると考えられる。また、ゲイト電圧をON/OFF したときのドレイン電流の比率は5×10°であった。 【0049】この電界効果型トランジスターのチャネル形成領域中の酸素、窒素、炭素の濃度をSIMSによって測定した結果、いずれも1×10°cm⁻¹以下であった。また、チャネル形成領域をラマン分光法によって測定したところ、ラマン・ピークの中心値は520cm⁻¹、ラマン・ピークの半値幅は4.5cm⁻¹であり、一度溶融したのち再結晶化した珪素の存在が確認された。

【0050】〔実施例3〕プレーナ構造のTFTを作製し、その電気特性を評価した。まず、2つのチャンパーを有する成膜装置を用いて、厚さ約100nmのアモルファスシリコン被膜とその上の厚さ10nmの窒化珪素被膜とを厚さ10nmの窒化珪素被膜でコーティングされた石英基板上に連続的に形成した。アモルファスシリコン膜は通常のスパッタ法によって、また、窒化珪素膜はグロー放電プラズマCVD法によって作製した。

【0051】まず、第1の予備室に基板をセットし、予 備室を200度Cに加熱するとともに、真空排気し、予 備室の圧力が10-1torr以下の状態で1時間保持し た。ついで、成膜時以外は常に10⁻¹torr以下に保 持され、外気が入らないように管理された第1のチャン パーを10′torrまで排気し、予備室から基板を移 動させて第1のチャンパーに基板をセットし、基板およ びターゲットを200度Cに保持したまま、真空排気 し、チャンパーの圧力が10⁻¹ torr以下の状態で1 時間保持した。そして、チャンバー内にアルゴンガスを 導入し、RFプラズマを発生させて、スパッタ成膜をお こなった。スパッタのターゲットは99.999%以 上の純度の珪素ターゲットを使用し、かつ、1ppmの リンを含んでいる。成膜時の基板温度は150度C、雰 囲気は実質的に100%アルゴンで圧力は5×10⁻¹t orrであった。アルゴンには水素その他のガスを意図 的に添加しなかった。アルゴンの濃度は99.9999 %以上であった。投入電力は200Wで、RF周波数は 13.56MHzであった。

【0052】成膜終了後、RF放電を停止し、第1のチャンパーを10'torrまで排気した。ついで、常に10'torr以下に保持され、第1のチャンパーと第2のチャンパーの間に設けられている第2の予備室を10'torrまで真空排気し、第1のチャンパーから第2の予備室に基板を移送した。さらに、成膜時以外は常に10'torr以下に保持され、外気が入らないように管理された第2のチャンパーを10'torrまで排気し、第2の予備室から基板を移動させて第2のチャンパーに基板をセットし、基板およびターゲットを200度Cに保持したまま、真空排気し、チャンパーの圧力が10'torr以下の状態で1時間保持した。

【0053】そして、第2のチャンパーに水素で希釈さ

れた純度 9 9. 9 9 9 9 8以上のアンモニアガスおよび ジシランガス (Si, H,)を3:2の割合で導入し、全体の圧力を 10^{-1} torrとした。そして、チャンバーにRF電流を導入し、プラズマを発生させ窒化珪素の 成膜をおこなった。投入電力($13.56\,\mathrm{MHz}$)は $200\,\mathrm{Wrosohe}$ 。

【0054】成膜終了後、RF放電を停止し、第2のチャンパーを10-ftorrまで排気した。ついで、第2のチャンパーの片側に設けられ、石英の窓を有する第3の予備室を10-ftorrまで真空排気し、第2のチャ 10ンパーから第3の予備室に基板を移送した。そして、第3の予備室の窓を通してエキシマーレーザー光(KrFレーザー、波長248nm、パルス幅10ナノ秒、照射エネルギー100mJ、照射パルス数50ショット)を照射し、レーザーアニールをおこなった。こうして、アモルファスシリコン膜の結晶化をおこなった。

【0055】このように、成膜状態から実質的に真空状態を破ることなく、連続的にレーザーアニールをおこなう方法は、この実施例に示されているように、アモルファス半導体膜上に保護膜が形成されている場合であって 20 も、また、実施例1および2のように保護膜が形成されていない場合であっても、歩留りの向上の点で極めて効果があった。その理由としては、被膜上に、ホコリ等が付着したり、水分やガスの吸着が起こったり、傷が付いたりすることが避けられるということいあると考えられる。

【0056】また、このように成膜とレーザーアニールを連続的におこなう場合には、本実施例のように成膜室と予備室とを設け、予備室に窓を設けて、レーザーアニールをおこなう方法と、成膜室に窓を設け、成膜室で成 30 膜終了後にレーザーアニールをおこなう方法とが考えられるが、後者は成膜によって窓が曇ってしまうために常に窓に付着する被膜をエッチングしなければならないのに対し、前者ではその必要がない。したがって、量産性とメンテナンス性を考慮すれば、前者の方法が優れているといえる。

【0057】さて、第3の予備室においてレーザーアニールを終了したのち、第3の予備室に乾燥窒素ガスを導入し、大気圧とし、基板を取り出した。そして、窒化珪素膜を公知のドライエッチング法によって除去したのち、珪素膜を $100 \mu m \times 500 \mu m$ の長方形にエッチングした。

【0058】この被膜の酸素、窒素および炭素の濃度はいずれも10''cm'以下であることは、同じ工程で作製された別の被膜を2次イオン質量分析法(SIMS)によって分析することによって確認した。

【0059】さらに、これに酸素雰囲気中でのスパッタ 法によって厚さ約100nmのゲイト絶縁膜を形成し た。このときの基板温度は150度C、RF(13.5 6MHz)投入電力は400Wであった。スパッタのタ 50 ーゲットは99.999%以上の純度の酸化珪素であった。雰囲気は実質的に酸素で、意図的には他のガスは加えなかった。酸素の濃度は99.999%以上であった。圧力は 5×10^{-1} torrであった。

【0060】その後、アルミニウム膜(厚さ200nm)を公知の真空蒸着法によって形成し、不必要な部分を公知のドライエッチング法によって除去し、ゲイト電極を形成した。ゲイト電極の幅は100 μ mであった。このとき、ドライエッチングに用いられたフォトレジストはゲイト電極の上に残されていた。

【0061】ついで、イオン打ち込み法によって、ゲイト電極の部分以外にホウソイオンを10''cm''注入した。ゲイト電極の下には、その上のゲイト電極とフォトレジストがマスクとなってホウソイオンは注入されない。この工程によって、珪素被膜中に不純物領域、すなわち、ソース領域とドレイン領域が形成された。

【0062】さらに、基板全体を真空容器に置き、10 torrの圧力でエキシマーレーザー光(KrFレーザー、波長248nm、パルス幅10ナノ秒、照射エネルギー50mJ、照射パルス数50ショット)を、基板の裏面から照射して、レーザーアニールをおこなった。この工程によって、イオン打ち込み工程によってアモルファス化した不純物領域のアモルファス・シリコン膜が結晶化された。

【0063】この方法は2段階のレーザーアニールをお こなうという点では実施例1と同じであるが、2回目の レーザーアニールを基板の裏面からおこなうということ によって、不純物領域とチャネル形成領域の連続的な接 続を目的とする。特に、1回目のレーザーアニールが溶 融一再結晶工程によって、高いキャリヤ移動度を有する 被膜を得ることを目的とする一方、2回目のレーザーア ニールはレーザーの出力を抑えて、溶融させないで結晶 の微視的な秩序化を促進させ、不純物領域の抵抗を低下 させることを目的とする。そして、レーザーの出力が抑 制されることによって、1回目のレーザーアニールによ って形成された移動度の大きな結晶性領域(主としてチ ャネル形成領域)はほとんど変化を受けない。なおか つ、実施例2で見られたように、ソース領域あるいはド レイン領域とチャネル形成領域の界面において、欠陥が 減らし、結晶性が連続的な界面を得ることができる。

【0064】また、実施例2の方法と異なり、わざわざ チャネル形成領域作製のために1回目のレーザーアニールをおこなう理由は、紫外線レーザーによって、レーザーアニールをおこなうと、レーザー照射面のアニールは 起こるが、深い部分ではおこらない、あるいは移動度の高い状態が得られない可能性が大きく、製品の歩留りを下げてしまうことがあるからである。裏面からのレーザー光の照射によって、ゲイト電極に密接する領域の移動度が高くないことは、電界効果型トランジスターにとって致命的であるため、膜表面からの照射が望まれるので

ある。そこで、製品の歩留りを向上せしめるために、本 実施例では最初にアモルファスシリコン膜の表面からレ ーザーを照射し、後に基板の裏面からもレーザーを照射 して、チャネル形成領域と不純物領域の連続的な接合を 得るという方法を採用した。

【0065】ついで、水素雰囲気中での熱アニールをお こなった。真空排気できるチャンバー内に基板を置き、 いったん10⁻¹ torrまでターポ分子ポンプによって 排気し、さらに100度Cに加熱した。この状態を30 分保ったのち、99.99%以上の純度の水素ガスを1 10 00torrまでチャンパー内に導入し、基板を300 度Cで60分アニールした。ここで、一度真空排気した のは、被膜に吸着されたガス・水分等を除去するためで ある。これらが残存した状態で熱アニールをおこなう と、高い移動度を再現性よく得られないことが経験的に わかっていた。

【0066】最後に、ソース領域およびドレイン領域の 上に存在する酸化珪素膜(厚さ100nm)に穴を開 け、アルミニウム電極をこれらの領域に形成した。以上 の工程によって電界効果型トランジスターが形成され

【0067】この電界効果型トランジスターを100個 作製して、それらのCV特性を測定した結果、チャネル 形成領域の電子移動度は平均で995cm²/V・sで あった。さらに、しきい値電圧(スレシュホールド電 圧) の平均は4.2 Vであった。ドレイン電流の比率の 平均は8×10°であった。電子移動度の基準値を80 0 c m² / V・s、スレシュホールド電圧の基準値を 5. 0 V、ドレイン電流比の基準値を1×10°とし て、100個の電界効果トランジスターの合格・不合格 30 す。縦軸:FWHM、横軸:X/L(L:チャネル長) を調べたところ、91個が合格した。

【0068】また、これらの電界効果型トランジスター のチャネル形成領域中の酸素、窒素、炭素の濃度をSI MSによって測定した結果、合格した電界効果型トラン ジスターでは、いずれも1×10'fcm-3以下であっ た。

[0069]

【発明の効果】本発明によって、再現性よく、移動度の 大きな膜状半導体が得られることが明らかになった。本 発明では、主として石英等の絶縁性基板状に形成した半 40 尊体被膜のレーザーアニールについて説明したが、基板 の材料としては、モノリシックIC等で用いられるよう な単結晶珪素基板等の単結晶半導体であってもよい。ま

た、実施例では珪素被膜に関して述べたが、ゲルマニウ ム被膜であっても、また、シリコンーゲルマニウム合金 被膜であっても、その他の真性半導体材料あるいは化合 物半導体材料であっても、本発明を適用することができ る。最初に述べたように、アモルファス被膜の移動度改 善方法としてレーザーアニールという方法を用いるとし たが、この表現には例えばフラッシュランプアニールの ようにレーザーは使用されない方法も含むのである。す なわち、本発明は強力な光学的エネルギーを利用して半 導体材料の結晶性を改善する方法に関するものである。

【図面の簡単な説明】

【図1】レーザーアニールされた珪素被膜のラマン・ピ ークの中心値(RAMAN SHIFT、横軸)と電子 移動度(縦軸)の関係を示す。被膜中の酸素の濃度は2 ×10¹¹ c m⁻¹ である。

【図2】様々な酸素濃度のレーザーアニールされた珪素 被膜のラマン・ピークの中心値(RAMAN SHIF T、横軸)と電子移動度(縦軸)の関係を示す。

【図3】様々な酸素濃度のレーザーアニールされた珪素 被膜のラマン・ピークの半値幅の単結晶珪素のラマンピ 20 ークの半値幅に対する比率 (FWHM RATIO、横 軸)と電子移動度(縦軸)の関係を示す。

【図4】様々な酸素濃度のレーザーアニールされた珪素 被膜のラマン・ピークのアモルファス成分の強度 (48 0 c m⁻¹のピーク) の単結晶珪素成分の強度 (5 2 1 c m⁻¹のピーク)に対する比率(Ia/Ic、横軸)と電 子移動度(縦軸)の関係を示す。

【図5】ある電界効果トランジスターのチャネル形成領 域におけるラマン・ピークのFWHMの場所依存性を示 【図6】電界効果型トランジスターの作製方法の例を示

【符号の説明】

601・・・基板

602・・・半導体被膜

603・・・絶縁体被膜

604・・・ゲイト電極

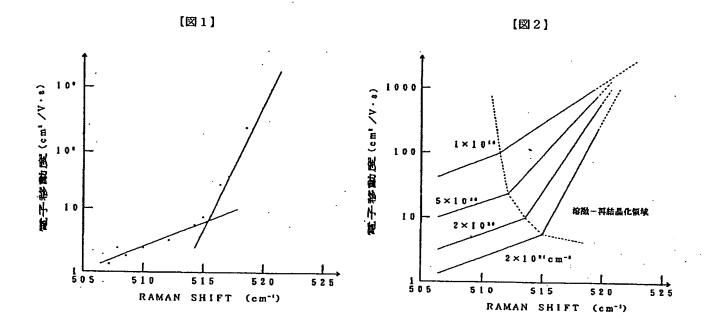
605・・・フォトレジスト

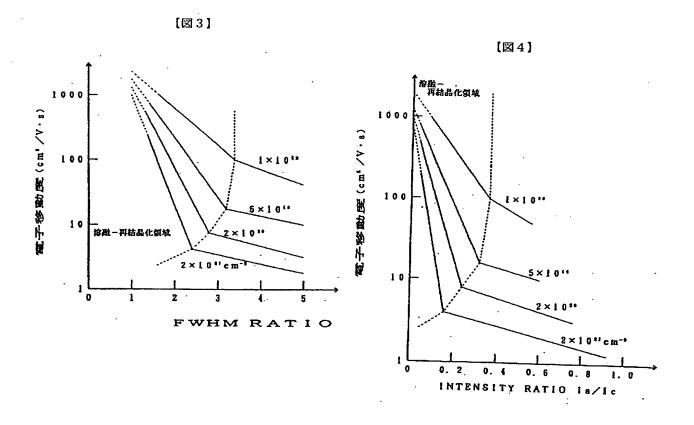
606・・・ソース領域

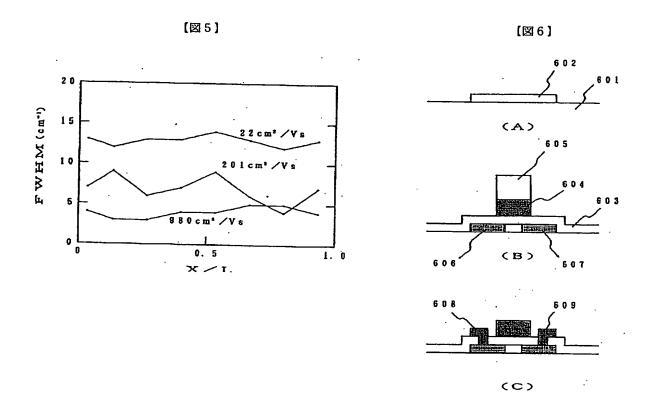
607・・・ドレイン領域

608・・・ソース電極

609・・・ドレイン電極







フロントページの続き

(72)発明者 竹村 保彦 神奈川県厚木市長谷398番地 株式会社半 導体エネルギー研究所内